

特集  
1

LSI 開発において、設計した論理が正しいことの検証は大切です。今では開発期間の大部分が検証期間になっています。FPGA のように論理の再構成が可能な LSI であっても、開発した LSI の動作を保証するためには、シミュレーションによる検証は必須です。特集 1 は、無償で利用できるツールを使って LSI 検証を体験するチュートリアルです。記事で使用するツールは付属 DVD-ROM に収録しているので、手元のパソコンで実際に試してみてください。

# 無償ツールで LSI の設計と検証を体験

～ ASIC だけでなく FPGA 設計でもシミュレーションは不可欠～



ビギナーズ



デバイスの記事



関連データ

**第1章** LSI開発における検証の重要性を考える 古川 寛  
— 不具合をなくし開発期間を短縮するために

**第2章** FPGA開発ツールでシミュレーションを体験する《Altera 編》 伊東 響  
— Quartus II シミュレータ活用チュートリアル

**第3章** FPGA開発ツールでシミュレーションを体験する《Xilinx 編》 池澤陽一  
— ISE Simulator活用チュートリアル

**第4章** 専用ツールによる本格的シミュレーションを体験する 宮島 健  
— ModelSim活用チュートリアル

**第5章** 統合開発環境で設計から検証までを体験する 藤永康博  
— Active-HDL活用チュートリアル